

－ 公開版 目次 －

1. はじめに

1.1 背景と目的

2. 各プログラムの検討

2.1 平行平板間乱流解析コードの性能評価とハイブリッド並列性能推定の試み

2.2 三次元圧縮性流体解析プログラム UPACS の性能評価

2.3 非構造格子 Euler/Navier-Stokes ソルバ JTAS のスレッド並列最適化

2.4 近似逆行列型前処理つき CG 法の並列性能評価

2.5 SMP におけるスレッド並列の台数効果と高速化手法

2.6 マルチカラーオーダーリングによるスレッド並列型 ICCG ソルバによる HPC2500 のベンチマーク評価

2.7 スレッド並列プログラムの性能測定

3. コンパイラ機能/性能およびチューニング情報

3.1 コンパイラの機能および性能についての情報

- ・プロファイラ情報の Cover(%)について
- ・PA カウンタによる性能情報採取方法および注意点について
- ・構造体とアローケータブル配列の組み合わせにおける制約について

3.2 チューニングについての情報

- ・2次元拡散方程式のスレッド並列チューニングについて

4. (欠番)

5. おわりに

- これは、2006年10月に作成した成果報告書から、非公開情報を除いたものです。項番の抜けなどがありますが、ご了承ください。
- 2007年5月11日(第29回通常総会)をもって公開しました。